



Gowin CIC Filter IP

リリースノート

RN797-1.0J, 2022-07-28

著作権について(2022)

著作権に関する全ての権利は、**Guangdong Gowin Semiconductor Corporation** に留保されています。

GOWIN高云、、Gowin、GowinSynthesis、及び GOWINSEMI は、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、それぞれの権利者に帰属しています。何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

免責事項

当社は、GOWINSEMI Terms and Conditions of Sale (GOWINSEMI取引条件)に規定されている内容を除き、(明示的か又は黙示的に拘わらず)いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ(不具合情報)については、当社に問い合わせる必要があります。

バージョン履歴

日付	バージョン	説明
2022/07/28	1.0J	初版。

目次

目次.....	i
本マニュアルについて	1
概要.....	2
ファイル.....	3
IP サポート	4

本マニュアルについて

今回のリリースは、Gowin® CIC Filter IP ユーザーガイドです。

Gowin CIC Filter IP ユーザーガイドは、GOWIN の公式 Web サイトからダウンロードできます。リファレンスデザインでは特定のパラメータが構成されており、インスタンス化後の合成、シミュレーション、および配置配線に使用できます。

概要

Gowin CIC Filter IP は、整数間の除算を実装し、商と剰余を出力します。

表 1 Gowin CIC Filter IP の概要

Gowin CIC Filter IP	
提供されるファイル	
設計ファイル	Verilog (暗号化)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	GowinSynthesis®
統合開発環境	Gowin ソフトウェア (V1.9.8.07 以降)

ファイル

今回のリリースで提供されるドキュメントを以下に示します。

表 2 今回リリースされたドキュメント

ドキュメント	形式
Gowin CIC Filter IP ユーザーガイド(IPUG797)	PDF
Gowin CIC Filter IP リリースノート(RN797)	PDF

IP サポート

ユーザーデザインと最高周波数の要件がそれぞれ違うため、関連する I/O 制約用ファイル(.cst)とタイミング制約用ファイル(.sdc)は提供されていません。

カスタマイズ IP 設計及びサポートをご希望の方は、GOWIN セールス・サポート担当にお問い合わせください。

E-mail : support@gowinsemi.com

Web サイト : www.gowinsemi.com

