



Gowin I3C Dual Clock IP

リリースノート

RN787-1.0J, 2021-10-28

著作権について(2021)

著作権に関する全ての権利は、**Guangdong Gowin Semiconductor Corporation** に留保されています。



Gowin、及びGOWINSEMIは、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、それぞれの権利者に帰属しています。何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

免責事項

当社は、GOWINSEMI Terms and Conditions of Sale (GOWINSEMI取引条件)に規定されている内容を除き、(明示的か又は黙示的に拘わらず)いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。本文書における全ての情報は、予備的情報として取り扱われなければなりません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ (不具合情報)については、当社に問い合わせる必要があります。

バージョン履歴

日付	バージョン	説明
2021/10/28	1.0J	初版。

目次

目次	i
本リリースについて	1
概要	2
ドキュメント	3
IP サポート	4

本リリースについて

今回のリリースは、**Gowin I3C Dual Clock IP** のユーザーガイドおよびリファレンスデザインです。

Gowin I3C Dual Clock IP のユーザーガイドおよびリファレンスデザインは、**GOWIN** の公式ウェブサイトからダウンロードできます。リファレンスデザインでは特定のパラメータが構成されており、インスタンス化後の合成、シミュレーション、および配置配線に使用できます。

概要

Gowin I3C Dual Clock IP は、I3C バス通信でデータを送受信するために使用されます。Gowin I3C Dual Clock IP は、REG インターフェースおよびAPB インターフェースを備えた I3C バス通信コントローラを提供しています。

表 1 Gowin I3C Dual Clock IP の概要

I3C Dual Clock IP	
ロジックリソース	Gowin I3C Dual Clock IPユーザーガイド (IPUG787) > 表3-1を参照
提供されるファイル	
設計ファイル	Verilog (暗号化)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	GowinSynthesis®
統合開発環境	Gowinソフトウェア

ドキュメント

今回リリースしたドキュメントには、以下のとおり、Gowin I3C Dual Clock IP のユーザーガイドが含まれます。

表 2 今回リリースされたドキュメント

ドキュメント	形式
Gowin I3C Dual Clock IP ユーザーガイド(IPUG787)	PDF
Gowin I3C Dual Clock IP リリースノート(RN787)	PDF

IP サポート

ユーザーデザインと最高周波数の要件がそれぞれ違うため、関連する I/O 制約用ファイル(.cst)とタイミング制約用ファイル(.sdc)は提供されていません。

カスタマイズ IP 設計及びサポートをご希望の方は、GOWIN セールス・サポート担当にお問い合わせください。

E-mail : support@gowinsemi.com

Web サイト : <http://www.gowinsemi.com.cn>

