Gowin XCORR IPXCORR IP

リリースノート

RN530-1.0J, 2019-02-08

著作権について（2019）

著作権に関する全ての権利は、Guangdong Gowin Semiconductor Corporation に留保されています。

何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

免責事項

「GOWINSEMI®」、「LittleBee®」、「Arora®」、及び GOWINSEMI のロゴは、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、www.gowinsemi.com.cn において記載されているそれぞれの権利者に帰属しています。当社は、GOWINSEMI Terms and Conditions of Sale（GOWINSEMI 取引条件）に規定されている内容を除き、（明示的か又は黙示的かに拘わらず）いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。本文書における全ての情報は、予備的情報として取り扱われなければなりません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ（不具合情報）については、当社に問い合わせる必要があります。

バージョン履歴

日付	バージョン	説明
2019/02/08	1.0J	初版。

目次

目次 i
本マニュアルについて 1
概要 2
ファイル 3
IP サポート 4

本マニュアルについて

今回のリリースは、Gowin XCORR IP のユーザーガイドです。

Gowin XCORR IP ユーザーガイドは、GOWIN の公式 Web サイトからダウンロードできます。リファレンスデザインでは特定のパラメータが構成され、ユーザーデザイン後の全般的な合成、配置配線のシミュレーションとインスタンス化に使用できます。

概要

Gowin XCORR IP は、2 つのランダムシーケンス間の相互相関の計算を実装する IP です。さらに、データ幅、シーケンスの長さなどが構成可能です。

表 1 Gowin CORDIC IP の概要

Gowin XCORR	
IP コアアプリケーション	
サポートされるデバイス	GW1N シリーズ（GW1N-1 を除く） GW1NR シリーズ GW2A シリーズ GW2AR シリーズ
提供されるファイル	
設計ファイル	Verilog (暗号化)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	Synplify_Pro
アプリケーションソフトウェア	GowinYunYuan

ファイル

この IP の関連ファイルには、下記の Gowin XCORR IP ユーザーガイドが含まれています。

表 2 Gowin XCORR IP の関連ドキュメント

ファイル	ファイル形式
Gowin XCORR ユーザーガイド	PDF
Gowin XCORR リリースノート	PDF

IP サポート

ユーザーデザインと最高周波数の要件がそれぞれ違うため、関連する I/O 制約用ファイル(.cst)とタイミング制約用ファイル（.sdc）は提供されていません。

カスタマイズ IP 設計及びサポートをご希望の方は、GOWIN セールス・サポート担当にお電話にてお問い合わせください。

E-mail：support@gowinsemi.com

Web サイト：www.gowinsemi.com/ja

GOWIN高云

智慧逻辑 定制未来