



Gowin Fixed Point Divider

リリースノート

RN523-1.1J, 2020-02-10

著作権について（2020）

著作権に関する全ての権利は、**Guangdong Gowin Semiconductor Corporation** に留保されています。

何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

免責事項

「GOWINSEMI®」、「LittleBee®」、「Arora®」、及び GOWINSEMI のロゴは、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、www.gowinsemi.com.cn において記載されているそれぞれの権利者に帰属しています。当社は、**GOWINSEMI Terms and Conditions of Sale**（GOWINSEMI 取引条件）に規定されている内容を除き、（明示的か又は黙示的に拘わらず）いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。本文書における全ての情報は、予備的情報として取り扱われなければなりません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ（不具合情報）については、当社に問い合わせる必要があります。

バージョン履歴

日付	バージョン	説明
2018/08/30	1.0J	初版。
2020/02/10	1.1J	● IP 名を更新； ● IP がサポートするデバイスを更新。

目次

目次	i
1 本マニュアルについて	1
2 概要	2
3 ファイル	3
4 IP サポート	4

1 本マニュアルについて

今回のリリースは、**Gowin Fixed Point Divider IP** ユーザーガイドです。

Gowin Fixed Point Divider IP ユーザーガイドは、**GOWIN** の公式 Web サイトからダウンロードできます。リファレンスデザインでは特定のパラメータが構成され、ユーザーデザイン後の全般的な合成、配置配線のシミュレーションとインスタンス化に使用できます。

2 概要

Gowin Fixed Point Divider IP は、固定小数点符号付き小数の除算を実装できます。なお、データ幅と小数精度は構成可能です。

表 1 Gowin Fixed Point Divider IP の基本情報

Gowin Fixed Point Divider	
IP コアアプリケーション	
サポートされるデバイス	Gowin のすべてのデバイス
提供されるファイル	
設計ファイル	Verilog (encrypted)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	Synplify_Pro
アプリケーションソフトウェア	Gowin YunYuan

3 ファイル

今回リリースで提供されるマニュアルを表 2 に示します。

表 2 提供されるマニュアル

ファイル	ファイル形式
Gowin Fixed Point Divider ユーザーガイド	PDF

4 IP サポート

ユーザーデザインの要件と最高周波数の要件が異なるため、リファレンスデザインには関連する **FPGA** の特定の位置(.cst)とタイミング制約(.sdc)のドキュメントは含まれていません。必要に応じて決定してください。

カスタマイズ IP 設計及びサポートをご希望の方は、**GOWIN** セールス・サポート担当にお電話にてお問い合わせください。

Tel : +86-755-8262-0391

E-mail : support@gowinsemi.com

Web サイト : www.gowinsemi.com/ja

