



Gowin I3C DDR eXtension リリースノート

RN524-1.0J, 2018-08-30

著作権について（2018）

著作権に関する全ての権利は、**Guangdong Gowin Semiconductor Corporation** に留保されています。

何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

免責事項

「GOWINSEMI®」、「LittleBee®」、「Arora」、及び GOWINSEMI のロゴは、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、www.gowinsemi.com.cn において記載されているそれぞれの権利者に帰属しています。当社は、GOWINSEMI Terms and Conditions of Sale（GOWINSEMI 取引条件）に規定されている内容を除き、（明示的か又は黙示的に拘わらず）いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。本文書における全ての情報は、予備的情報として取り扱われなければなりません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ（不具合情報）については、当社に問い合わせる必要があります。

バージョン履歴

日付	バージョン	説明
2018/08/30	1.0J	● IP Core Generator が I3C DDR eXtension をサポート； ● I3C DDR eXtension のリファレンスデザインをリリース。

目次

目次.....	i
1 本リリースについて.....	1
2 概要.....	2
3 ドキュメント.....	3
4 IP サポート.....	4

1本リリースについて

今回のリリースは、IP Core Generatorによって生成される I3C DDR ソフトコアです。

そのリファレンスデザインは、GOWIN の公式ウェブサイトからダウンロードできます。リファレンスデザインは特定のパラメータが構成され、インスタンス化、シミュレーション、合成、および配置配線に使用できます。

2 概要

Gowin I3C DDR eXtension IP は、シリアル通信インターフェースとシリアルセンサーインターフェースでデータを送受信するために使用されます。I3C DDR eXtension は、同期 SRAM インターフェースを備えた I3C バス通信コントローラを提供しています。

表 2-1 I3C DDR eXtension の概要

I3C DDR eXtension	
IP コアアプリケーション	
サポートされるデバイス	GW1N シリーズ、GW1NR シリーズ GW2A シリーズ、GW2AR シリーズ
提供されるファイル	
設計ファイル	Verilog (暗号化)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	Synplify_Pro
アプリケーションソフトウェア	Gowin YunYuan

3 ドキュメント

この IP の関連ファイルには、下記の I3C DDR eXtension ユーザーガイドが含まれています。

ドキュメント	ファイル形式
Gowin I3C DDR eXtension ユーザーガイド	PDF

4 IP サポート

ユーザーデザインと最高周波数の要件がそれぞれ違うため、関連する I/O 制約用ファイル(.cst)とタイミング制約用ファイル (.sdc) は提供されていません。

カスタマイズ IP 設計及びサポートをご希望の方は、GOWIN セールス・サポート担当にお電話にてお問い合わせください。

E-mail : support@gowinsemi.com

Web サイト : www.gowinsemi.com/ja

